

Double degree – Percorso Formativo 1° anno

UNINA STUDENTS						
Course	ECTS	Year	Lect. [h]	Lab. [h]	Semester	Location
Architettura dei Sistemi Integrati	9	1	55	17	1	UNINA
Misure Elettroniche	9	1	45	27	1	UNINA
Course from Table 1 UNINA-A	9	1	See Tab. 1	See Tab. 1	1	UNINA
Micro and Nanotechnology for Electronics	4	1	10	30	2	TUL
Microassembly Technology	4	1	10	30	2	TUL
Equipment Design and Material Engineering	4	1	10	30	2	TUL
Thermal Management	4	1	10	30	2	TUL
Telecommunication Network Design	4	1	10	30	2	TUL
English for Scientific Purposes	2	1		30	2	TUL
Elective courses Table 2a or Table 2b	8	1	20	60	2	TUL

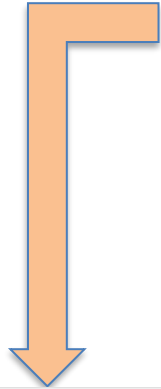


Table 1 UNINA-A

Course
Trasmissione del Calore
Fisica dello Stato Solido
Ottica ed Iperfrequenze (*)
Microelettronica (*)
Teoria dell'Informazione
Modelli numerici per i campi

(*) Unina students can take the exam prior to enrolling in the double degree

Il primo semestre del primo anno è identico a quello standard



Table 2a

Course
CAD Tools for Electronics and Microelectronics
Flexible Electronics

Table 2b

Course
Measurement-control and PLC systems
Flexible Optoelectronics

Double degree – Percorso Formativo 2° anno

Design of Electronic Circuits and Systems	9	2	48	24	1	UNINA
Power Devices	6	2	42	6	1	UNINA
Integrated Photonics	9	2	65	7	1	UNINA
System on Chip	9	2	45	27	1	UNINA
Diploma Seminar	2	2		20	2	TUL
Research and Development project in electronics/telecommunication	5	2		35	2	TUL
Stage/Internship	3	2			2	TUL
Thesis	20	2			2	TUL

Il primo semestre del secondo anno prevede insegnamenti erogati in lingua inglese (saranno seguiti anche dagli studenti provenienti da Lodz).

La tesi si sviluppa presso la Technical University of Lodz, con due relatori: uno di Lodz ed uno di unina.

La tesi viene discussa in entrambi gli Atenei.