

## **Corso di Laurea Magistrale in Ingegneria Elettronica** (Classe delle Lauree magistrali in Ingegneria Elettronica, Classe LM-29)

Molteplici sono gli ambiti applicativi dell'elettronica, disciplina alla base della moderna società dell'informazione e della comunicazione. Il laureato magistrale in Ingegneria elettronica deve pertanto essere in grado di affrontare efficacemente il progetto, lo sviluppo e la caratterizzazione di sistemi complessi, che richiedono un ampio ventaglio di conoscenze ed un approccio interdisciplinare. Il Corso di Laurea Magistrale in Ingegneria Elettronica si propone di fornire agli allievi tali competenze, attraverso uno studio approfondito delle discipline che caratterizzano le tecnologie dell'informazione e della comunicazione, ed in particolare dell'elettronica. Il percorso di studi consente inoltre un approfondimento della matematica, della fisica chimica e di alcune discipline dell'ingegneria industriale. Ulteriori obiettivi formativi riguardano la capacità di progettare e gestire processi e servizi innovativi.

Al termine del percorso formativo, il laureato magistrale in ingegneria elettronica ha tutte le competenze necessarie per affrontare con successo i complessi problemi ingegneristici tipici delle applicazioni a elevato contenuto tecnologico in cui l'utilizzo di sistemi e dispositivi elettronici è determinante.

Grazie alla diffusione capillare dell'elettronica nell'industria e nei servizi, e grazie alla versatilità e ampiezza culturale che caratterizza il profilo professionale dell'ingegnere elettronico (elemento di grande importanza nella ricerca di prima occupazione e nella successiva progressione di carriera), gli sbocchi occupazionali del laureato magistrale in ingegneria elettronica sono molteplici: aziende di diversi settori (informatico, biomedico, automobilistico, energetico, automazione industriale, telecomunicazioni, difesa ecc.) che utilizzano apparati e sistemi elettronici; aziende che specificamente si occupano di progettazione, produzione e collaudo di componenti e sistemi elettronici ed optoelettronici; amministrazioni pubbliche e imprese di servizi che adottano tecnologie e infrastrutture elettroniche; libera professione.

**Manifesto del Corso di Laurea Magistrale in Ingegneria Elettronica**  
 (Classe delle Lauree magistrali in Ingegneria Elettronica, Classe LM-29)  
**A.A. 2015/2016**

Insegnamento o attività formativa	Semestre	CFU	SSD	Tipologia (*)	Ambito
<b>I anno</b>					
Architettura dei Sistemi Integrati	Primo	9	ING-INF/01	2	Ingegneria Elettronica
Misure Elettroniche	Primo	9	ING-INF/07	2	Ingegneria Elettronica
Insegnamento (Tab. A)	Primo	9		4	Affini/Integrative
Microelettronica	Secondo	9	ING-INF/01	2	Ingegneria Elettronica
Metodi ed Applicazioni per le Iperfrequenze e l'Ottica	Secondo	9	ING-INF/02	2	Ingegneria Elettronica
Insegnamento (Tab. B)	Secondo	9		2	Ingegneria Elettronica
<b>II Anno</b>					
Design of Electronic Circuits and Systems	Primo	9	ING-INF/01	2	Ingegneria Elettronica
Insegnamento ING-INF/01 (Tab. C)	Primo	9	ING-INF/01	2	Ingegneria Elettronica
Insegnamento ING-INF/01 (Tab. C)	Primo	9	ING-INF/01	2	Ingegneria Elettronica
Insegnamento (Tab. D)	Primo / Secondo	9		4	Affini/Integrative
Attività formative a scelta autonoma dello studente (consigliato un insegnamento a scelta fra le Tabelle A,B,C,D)	Primo / Secondo	9		3	
Attività formative per ulteriori conoscenze	Secondo	9		6	
Prova finale		12		5	

(\*) Legenda delle tipologie delle attività formative ai sensi del DM 270/04:

Attività formativa	1	2	3	4	5	6	7
rif. <b>DM270/04</b>	Art. 10 comma 1, a)	Art. 10 comma 1, b)	Art. 10 comma 5, a)	Art. 10 comma 5, b)	Art. 10 comma 5, c)	Art. 10 comma 5, d)	Art. 10 comma 5, e)

**Tabella A: Attività formative (Ambito "Affini/Integrative")**

Insegnamento	Semestre	CFU	SSD	(*)	Propedeuticità	Ambito
Trasmissione del Calore	1	9	ING-IND/10	4		Affini/Integrative
Fisica dello Stato Solido	1	9	FIS/01	4		Affini/Integrative
Chimica	1	9	CHIM/07	4		Affini/Integrative
Elementi di Analisi Funzionale e Applicazioni	1	9	MAT/05	4		Affini/Integrative
Geometria ed Algebra II	1	9	MAT/03	4		Affini/Integrative
Modelli Numerici per i Campi	1	9	ING-IND/31	4		Affini/Integrative

**Tabella B: Attività formative (Ambito "Ingegneria Elettronica")**

Insegnamento	Semestre	CFU	SSD	(*)	Propedeuticità	Ambito
Componenti e circuiti ottici	2	9	ING-INF/02	2		Ingegneria Elettronica
Misure a Microonde ed Onde Millimetriche	2	9	ING-INF/02	2		Ingegneria Elettronica
Misure per la compatibilità elettromagnetica	2	9	ING-INF/07	2		Ingegneria Elettronica
Sensori e Trasduttori di Misura	2	9	ING-INF/07	2	Misure Elettroniche	Ingegneria Elettronica
Misure su sistemi wireless	2	9	ING-INF/07	2		Ingegneria Elettronica

**Tabella C: Attività formative ("Ambito Ingegneria Elettronica")**

Insegnamento	Semestre	CFU	SSD	(*)	Propedeuticità	Ambito
Integrated Photonics	1	9	ING-INF/01	2		Ingegneria Elettronica
Circuiti per DSP	1	9	ING-INF/01	2		Ingegneria Elettronica
Circuiti Attivi a Microonde e RadioFrequenza	1	9	ING-INF/01	2		Ingegneria Elettronica
Power Devices and Circuits	1	9	ING-INF/01	2		Ingegneria Elettronica
Dispositivi e Sistemi Fotovoltaici	1	9	ING-INF/01	2		Ingegneria Elettronica
System on chip	1	9	ING-INF/01	2		Ingegneria Elettronica

**Tabella D: Attività formative (Ambito "Affini/Integrative")**

Insegnamento	Semestre	CFU	SSD	(*)	Propedeuticità	Ambito
Teoria dei Circuiti	1	9	ING-IND/31	4		Affini/Integrative
Sistemi Operativi	1	9	ING-INF/05	4		Affini/Integrative
Affidabilità e Qualità	2	9	SECS-S/02	4		Affini/Integrative
Elaborazione di Segnali Multimediali	2	9	ING-INF/03	4		Affini/Integrative
Sistemi Elettrici Industriali	2	9	ING-IND/33	4		Affini/Integrative
Trasmissione Numerica	2	9	ING-INF/03	4		Affini/Integrative
Strumenti e tecniche di programmazione (*)	2	9	ING-INF/05	4		Affini/Integrative
Controlli automatici	2	9	ING-INF/04	4		Affini/Integrative

(\*) Non selezionabile se lo studente ha già sostenuto Programmazione 1 nella laurea di primo livello.

NOTA: Insegnamenti eventualmente già prescelti dallo studente nella laurea di primo livello non possono essere nuovamente selezionati.

## *Guida per la presentazione del Piano di Studi*

Il corso di Laurea Magistrale in Ingegneria Elettronica prevede tre possibili aree tematiche che lo studente può scegliere all'atto della presentazione del piano di studi, attingendo opportunamente degli insegnamenti previsti nelle tabelle che compongono il manifesto del corso di studi. Tali aree tematiche sono: "Elettronica di potenza ed applicazioni industriali", "Elettronica dei sistemi digitali", "Sistemi elettronici ad alta frequenza". Il percorso formativo previsto per ciascuna area tematica è indicato in dettaglio nella pagina seguente.

Nel caso in cui lo studente intenda seguire un percorso formativo personalizzato che non ricade in nessuna delle tre aree tematiche di cui sopra, può direttamente attingere alle tabelle presenti nel manifesto. In questo caso il piano di studi è comunque di automatica approvazione; tuttavia vi è la possibilità che vi siano sovrapposizioni fra gli orari di alcuni degli insegnamenti.

Lo studente, infine, ha la possibilità di inserire fra le scelte autonome altri insegnamenti coerenti con il percorso formativo. In questo caso il piano di studio dovrà essere approvato dalla commissione di coordinamento didattico.

**Area tematica: "Elettronica di potenza ed applicazioni industriali"**

Anno	Semestre	Corso	CFU	SSD	Tipologia
I	I	Architettura dei Sistemi Integrati	9	ING-INF/01	Caratterizzante
		Misure elettroniche	9	ING-INF/07	Caratterizzante
		Fisica dello stato solido <i>oppure:</i> Trasmissione del calore	9	FIS/01 ING-IND/10	affini/integrative
	II	Microelettronica	9	ING-INF/01	Caratterizzante
		Metodi ed Applicazioni per le Iperfrequenze e l'Ottica	9	ING-INF/02	Caratterizzante
		Sensori e trasduttori di misura	9	ING-INF/07	Caratterizzante
II	I	Design of Electronic Circuits and Systems	9	ING-INF/01	Caratterizzante
		Power Devices and Circuits	9	ING-INF/01	Caratterizzante
		Dispositivi e Sistemi Fotovoltaici	9	ING-INF/01	Caratterizzante
		Circuiti per DSP	9	ING-INF/01	scelta autonoma
	II	Affidabilità e Qualità <i>oppure:</i> Sistemi Elettrici Industriali	9	SECS-S/02 ING-IND/33	affini/integrative
		Tirocinio	9		ulteriori attività
		Prova Finale	12		

**Area tematica: "Elettronica dei sistemi digitali"**

Anno	Semestre	Corso	CFU	SSD	Tipologia
I	I	Architettura dei Sistemi Integrati	9	ING-INF/01	Caratterizzante
		Misure elettroniche	9	ING-INF/07	Caratterizzante
		Fisica dello stato solido <i>oppure:</i> Trasmissione del calore	9	FIS/01 ING-IND/10	affini/integrative
	II	Microelettronica	9	ING-INF/01	Caratterizzante
		Metodi ed Applicazioni per le Iperfrequenze e l'Ottica	9	ING-INF/02	Caratterizzante
		Sensori e trasduttori di misura <i>oppure:</i> Componenti e circuiti ottici	9	ING-INF/07 ING-INF/02	Caratterizzante
II	I	Design of Electronic Circuits and Systems	9	ING-INF/01	Caratterizzante
		Circuiti per DSP	9	ING-INF/01	Caratterizzante
		System on chip	9	ING-INF/01	Caratterizzante
		Sistemi Operativi	9	ING-INF/05	scelta autonoma
	II	Elaborazione di segnali multimediali <i>oppure:</i> Trasmissione Numerica	9	ING-INF/03	affini/integrative
		Strumenti e tecniche di programmazione		ING-INF/05	
		Tirocinio	9		ulteriori attività
		Prova Finale	12		

**Area tematica: "Sistemi optoelettronici ed elettronica per radiofrequenze"**

Anno	Semestre	Corso	CFU	SSD	Tipologia
I	I	Architettura dei Sistemi Integrati	9	ING-INF/01	Caratterizzante
		Misure elettroniche	9	ING-INF/07	Caratterizzante
		Fisica dello stato solido <i>oppure:</i> Trasmissione del calore	9	FIS/01 ING-IND/10	affini/integrative
	II	Microelettronica	9	ING-INF/01	Caratterizzante
		Metodi ed Applicazioni per le Iperfrequenze e l'Ottica	9	ING-INF/02	Caratterizzante
		Componenti e circuiti ottici	9	ING-INF/02	Caratterizzante
II	I	Design of Electronic Circuits and Systems	9	ING-INF/01	Caratterizzante
		Circuiti Attivi a Microonde e RadioFrequenza	9	ING-INF/01	Caratterizzante
		Integrated Photonics	9	ING-INF/01	Caratterizzante
		Teoria dei circuiti	9	ING-IND/31	affini/integrative
	II	Misure su sistemi wireless <i>oppure</i> Misure a microonde ed onde millimetriche	9	ING-INF/07 ING-INF/02	scelta autonoma
		Tirocinio	9		ulteriori attività
		Prova Finale	12		